

Ziel 4 GHz

FSB: 286 MHz

Multi: 14

Vcore ca. 1,4645 V

Temp: max 55° C

LLC: an

Aktuell 3,8 GHz

FSB: 272 MHz

Multi: 14

Vcore: 1,3875 V + LLC = 1,452 V (bei 100% Last unter Prime)

Temp: max 50° C

LLC: an

Berechnungen:

Ramtakt: $1451 \text{ MHz} / 2 = \underline{725,5 \text{ MHz}} / 272 \text{ MHz} = \underline{2,66 \text{ (Teiler)}}$

$2,66 * 286 \text{ MHz} = \underline{760,76 \text{ MHz}} * 2 = \underline{1521,52 \text{ MHz}}$

$2 * 286 \text{ MHz} = \underline{572 \text{ MHz}} * 2 = \underline{1144 \text{ MHz}} \text{ (} \rightarrow \text{ Ramteiler 2)}$

→ Timings auf CL 7 oder CL 9 (Standardeinstellung manuell festlegen)

HT/NB-Link: $8 * 286 \text{ MHz} = \underline{2288 \text{ MHz}}; 9 * 286 = \underline{2574 \text{ MHz}}$

Vcore: $1,452 \text{ V (mit LLC)} - 1,3875 \text{ V} = \underline{0,0645 \text{ V}}$

$1,40 \text{ V} + 0,0645 \text{ V} = \underline{1,4645 \text{ V}}$